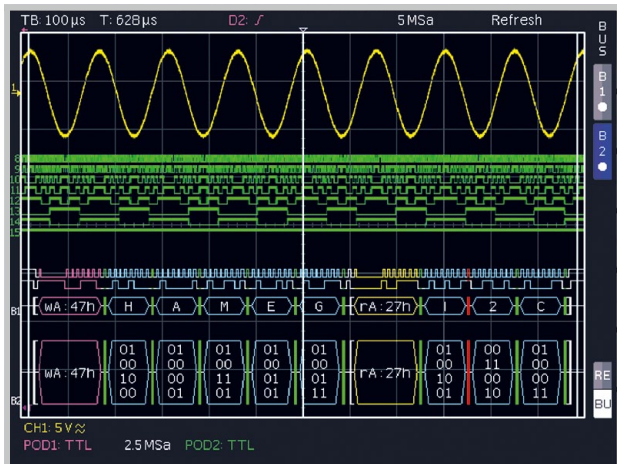
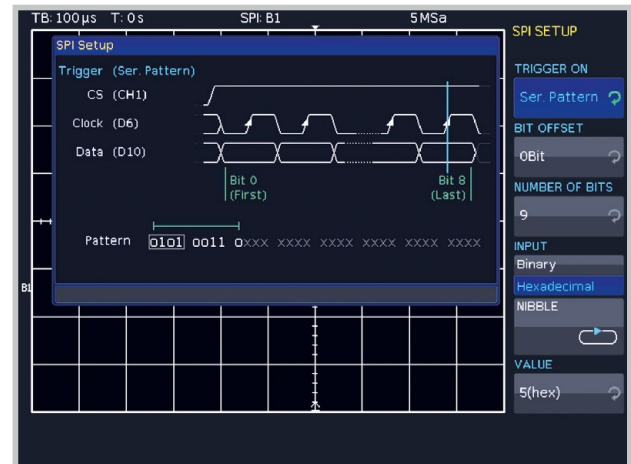


H 0 0 1 0 B u s S é r i e

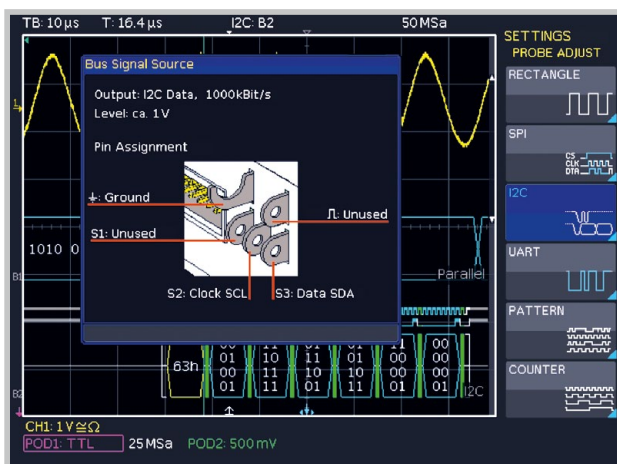
pour tous les oscilloscopes de la série HMO



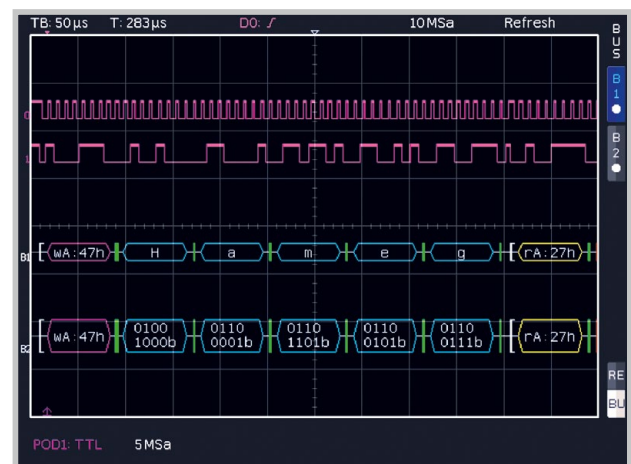
Signaux mixtes et affichage du bus



Bus SPI 32 Bit Hexadécimal



Réglage de la source du signal interne de bus du HM02524



Bus I²C ASCII et binaire

- ✓ Déclenchement et décodage des bus I²C, SPI, UART/RS-232
- ✓ Décodage hardware accéléré en temps réel
- ✓ Affichage codifié en couleur du contenu pour une analyse intuitive et vue d'ensemble simplifiée
- ✓ Le facteur d'expansion (zoom) permet de rendre plus visibles les détails du décodage
- ✓ Affichage synchrone des données du bus et des signaux d'horloge, le cas échéant
- ✓ Décodage aux formats ASCII, Binaire, Hexadécimal ou Décimal
- ✓ Jusqu'à 4 lignes pour afficher clairement les valeurs décodées
- ✓ Possibilités de déclenchement étendues pour isoler les messages spécifiques
- ✓ Option pour tous les oscilloscopes de la HMO série, avec mise à jour ultérieure

H0010 Bus Série			
Bus I ² C		Bus SPI	Bus UART/RS-232
Configuration du bus			
Débit binaire/vitesse de transmission (en bauds)	jusqu'à 10 Mbit/s (HMO352x/2524)*, jusqu'à 5 Mbit/s (HMO72x...202x)	jusqu'à 25 Mbit/s (HMO352x/2524)*, jusqu'à 12,5 Mbit/s (HMO72x...202x)	300, 600, 1200, 2400, 4800, 9600, 19200, 38400, 57600, 115200 Baud, jusqu'à 62,5 Mbit/s (HMO352x/2524)*, jusqu'à 31 Mbit/s (HMO72x...202x)
Nombre de Bit	7 ou 10 Bit pour l'Adresse ID 8 Bit pour les Données	32 Bit pour les Données	8 Bit pour les Données 1, 1.5, 2 Bit pour le Bit de Stop
Polarité	n/a	Chip Select, positive ou négative, ou sans Chip Select (SPI 2 fils), Front d'horloge montant ou descendant, Données Hautes ou Basses actives	Haut ou Bas active
Parité	n/a	n/a	aucune, pair ou impair
Trigger (déclenchement)			
Source	Voies Logiques LCH 0...15 [Opt. H03508] Voies analogiques* LCH 1...2 [CH 1...4]	Voies Logiques LCH 0...15 [Opt. H03508] Voies analogiques* LCH 1...2, entrée Trigger Externe pour 'Chip Select', [CH 1...4]	Voies Logiques LCH 0...15 [Opt. H03508] Voies analogiques* LCH 1...2 [CH 1...4]
Événements	7 or 10 Bit pour l'Adresse ID 7 or 10 Bit pour l'Adresse ID avec 8 Bit de Données Start, Stop, Restart Acknowledge manquant Address ID sans Acknowledge	Data paquets jusqu'à 32 Bit avec Chip Select positif ou négatif ou sans ChipSelect - SPI simplifié	Data paquets jusqu'à 8 Bit
Format d'entrée	Hexadécimal ou Binaire	Hexadécimal ou Binaire	Hexadécimal ou Binaire
Décodage Hardware accéléré			
Source	Voies Logiques LCH 0...15 [Opt. H03508] Voies analogiques* LCH 1...2 [CH 1...4]	Voies Logiques LCH 0...15 [Opt. H03508] Voies analogiques* LCH 1...2, entrée Trigger Externe pour 'Chip Select', [CH 1...4]	Voies Logiques LCH 0...15 [Opt. H03508] Voies analogiques* LCH 1...2 [CH 1...4]
Affichage	Affichage du bus - Couleur de surlignage Adresse lecture : Jaune Adresse d'écriture : Magenta Données : Cyan Start : Blanc Stop : Blanc Acknowledge manquant : Rouge Erreur : Rouge Condition de Trigger : Vert jusqu'à quatre lignes d'affichage des valeurs décodées, affichage synchrone des lignes de Bits	Affichage du bus - Couleur de surlignage Données : Cyan Start : Blanc Stop : Blanc Erreur : Rouge Condition de Trigger : Vert jusqu'à quatre lignes d'affichage des valeurs décodées, affichage synchrone des lignes de Bits	Affichage du bus - Couleur de surlignage Données : Cyan Start : Blanc Stop : Blanc Erreur : Rouge Condition de Trigger : Vert jusqu'à quatre lignes d'affichage des valeurs décodées, affichage synchrone des lignes de Bits
Format	Adresse ID : Hexadécimal Données : ASCII, binaire, décimal, hexadécimal	n/a Données : ASCII, binaire, décimal, hexadécimal	n/a Données : ASCII, binaire, décimal, hexadécimal

*Available for HMO352x/2524 from firmware 3.0